

# ÉCOLE D'ÉTÉ TEMPS RÉEL

28 AOÛT - 1ER SEPTEMBRE 2017  
PARIS, FRANCE

# ETR 2017

Telecom ParisTech  
Bienvenue !

# Lundi 28 août

13h00 – 14h00	Accueil des participants
14h00 – 14h30	Mot d'accueil des organisateurs
<b>Session Méthodes formelles</b>	
Président de session : Didier Lime	
14h30 – 15h30 Amphi Emeraude	<u>Vérification</u> de systèmes temporisés et de systèmes temporisés paramétrés Etienne André (LIPN – Université Paris 13)
15h30 – 16h00	Pause café
<b>Session doctorants</b>	
Présidente de session : Amira Methni	
16h00 – 18h00 Hall d'entrée	Présentations, posters, cocktail de bienvenue

# Mardi 29 août

## Session Méthodes formelles

Président de session : Serge Haddad

10h00 – 11h00

[Vérification](#) et imposition de propriétés temporisées à l'exécution

Emeraude

Yliès Falcone (LIG, Université de Grenoble)

11h00 – 11h30

Pause café

11h30 – 12h30

Vérification classique et statistiques pour les systèmes probabilistes

Emeraude

Benoît Delahaye (LS2N, Université de Nantes)

12h30 – 14h00

Déjeuner

## Session Méthodes formelles

Président de session : Frédéric Lang

14h00 – 15h30

[Présentation des outils Cosmos, Imitator](#) et Roméo

Emeraude

Benoît Barbot (LACL, Université Paris-Est Créteil), Etienne André (LIPN, Université Paris 13), Didier Lime (LS2N, École Centrale de Nantes)

15h30 – 16h00

Pause café

## Salle de travaux pratiques

16h00 – 17h30

[Travaux pratiques sur les outils Cosmos \(C129\),](#)

[Imitator](#) (C130) ou Roméo (C133)

Salles C129, C130, C133

Benoît Barbot (Université Paris-Est Créteil), Etienne André (Université Paris 13), Didier Lime (École Centrale de Nantes)

# Mercredi 30 août

## Session ordonnancement et supports d'exécution (Président de session : Emmanuel Grolleau)

9h00 – 10h30

[Uniprocessor Real-Time Scheduling](#)

Emeraude

[Julien Forget \(CRISTAL, Université de Lille\)](#)

10h30 – 11h00

Pause café

11h00 – 12h00

[Systèmes d'exploitation temps réel pour l'embarquée](#)

Mikaël Briday (LS2N, Université de Nantes)

Emeraude

12h00 – 13h00

[Analyse de WCET](#)

Hugues Cassé (IRIT, Université Paul Sabatier)

Emeraude

13h00 – 14h30

Déjeuner

## Session ordonnancement et supports d'exécution (Président de session : Frank Singhoff)

14h30 – 16h00

[Ordonnancement multiprocesseurs : théorie et pratique](#)

Emeraude

Mathieu Jan (CEA LIST)

16h00 – 16h30

Pause café

16h30 – 17h30

Travaux pratiques au choix

[ordonnancement avec l'outil Cheddar \(C129\) - Frank Singhoff \(Lab-STICC-Université de Bretagne Occidentale\)](#)

Salle C129, C130, C133

Système d'exploitation Trampoline/OSEK (C130) - Mikaël Briday (LS2N, Université de Nantes)

Estimation des WCET (C133) - Florian Brandner (LTCl) → Annulé

# Jeudi 31 août

## Session Enjeux industriels (Président de session : Mathieu Jan)

09h00 – 10h00

[Normes pour la Sûreté de fonctionnement Logiciel et système -](#)

Emeraude

Philippe Baufreton (SAFRAN), Philippe Quéré (Renault)

10h00 – 10h30

Pause café

10h30 – 12h30

[Asterios : d'un modèle de calcul parallèle déterministe à la réalisation d'un système Temps-Réel Critique](#)

Emeraude

Emmanuel Ohayon (Krono-Safe)

12h30 – 14h00

Déjeuner

## Session Développement d'applications (Président de session : Jérôme Hugues)

Travaux pratiques

14h00 – 15h30

[Conception d'applicatifs temps réel avec Astérios](#)

Salle C130

Emmanuel Ohayon (Krono-Safe)

15h30 – 16h00

Pause café

16h00 – 17h00

Transformations de modèles pour l'analyse et l'optimisation d'architectures de systèmes temps-réels critiques

Emeraude

Etienne Borde (Telecom ParisTech)

18h30

Visite du musée et dîner de gala (20h)

# Vendredi 1<sup>er</sup> septembre

Session Réseaux et QoS	
Président de session : Jérôme Ermont	
09h00 – 10h00 Emeraude	<a href="#">Network-on-Chip service guarantees</a> Benoît De Dinechin (Kalray)
10h00 – 11h00 Emeraude	<a href="#">SMT-based Schedule Synthesis for Time-Sensitive Networks</a> Silviu S. Craciunas (TTTech Computertechnik AG)
11h00 – 11h30	Pause café
11h30 – 12h30 Emeraude	Evolutions de l'architecture réseau à bord des avions : interconnexion NoC-AFDX Jean-Luc Scharbarg ( IRIT/INPT/ENSEEIHT)
12h30 – 14h00	Déjeuner-buffet (à confirmer)

# Informations pratiques

- Salles

- Exposés : Amphi Emeraude (B214-215), bâtiment B, 2ième étage
- Travaux pratiques : Salles de travaux pratiques C129, C130, C133, bâtiment C 2ième étage (passerelle au niveau du 5ième étage du bâtiment B)
- Poster/cocktail : Hall d'entrée (accueil), bâtiment B, 3ième étage

- Wifi

- wifi-invité : vous avez la possibilité de vous connecter sur le réseau eduroam en utilisant l'identifiant «telecom708284-7361» avec le mot de passe «KTV2Hixa».
- Un accès via eduroam est également possible

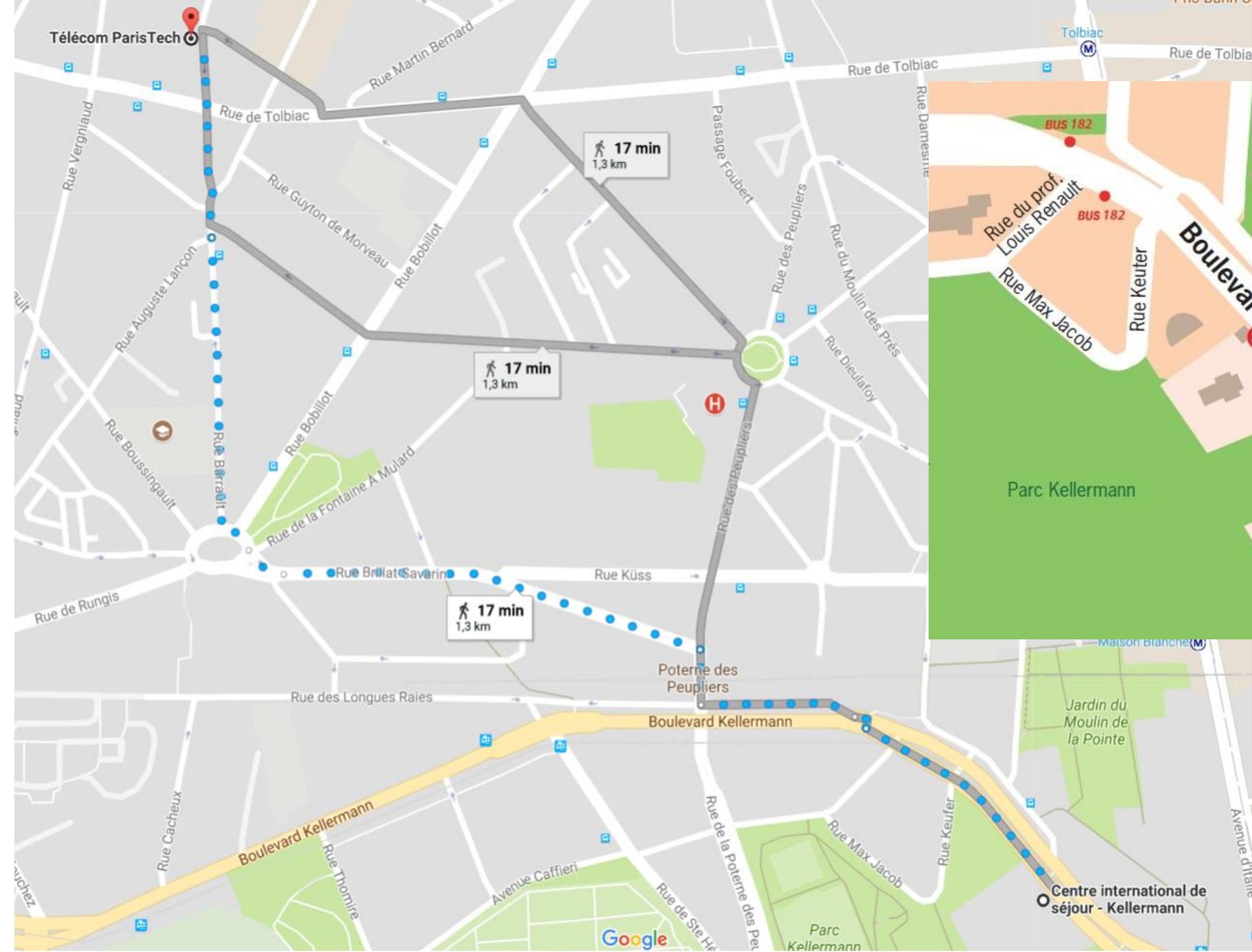
# Informations pratiques

- Repas

- Les déjeuners : restaurant de Telecom ParisTech.
- Le dîner de gala aura lieu jeudi 31 août à 20h au restaurant du musée d'Orsay. Il sera précédé d'une visite du musée d'Orsay à partir de 18h30.
  - Adresse : 62 rue de Lille, 75007 Paris. Téléphone : 01 40 49 48 14

- Hébergement

- Les inscriptions avec hébergement comprennent un hébergement au Centre International de Séjour (CISP) - Kellermann.
  - Adresse : 17 Boulevard Kellermann, 75013 Paris
  - Téléphone : 01 43 58 96 00



# Repas de gala

- **18h00 – 18h15 Arrivée des participants au Musée d'Orsay**
  - Les participants entreront au Musée par la porte C, munis du billet d'entrée au Musée d'Orsay
  - Le vestiaire personnalisé sera à la disposition du groupe au niveau -1 coté Groupe Scolaire (remonté au niveau du restaurant à 20h00)
- **18h30 Départ en visite libre et individuelle**
- **20h00 Restaurant**
- **22h00 Reprise du vestiaire au niveau du Restaurant**
- **23h30 Fermeture du Restaurant**

Bonne semaine !  
... et merci aux sponsors



Chaire « Ingénierie des  
Systèmes Complexes »